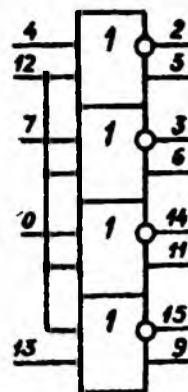


К500ЛМ101, КМ500ЛМ101А, КС500ЛМ101А

Микросхемы представляют собой 4 логических элемента ИЛИ-НЕ/ИЛИ. Содержат 53 интегральных элемента. Корпус типа 238.16-2, масса не более 1,2 г и типа 2103.15-3, масса не более 2 г.

Условное графическое обозначение
К500ЛМ101, КС500ЛМ101А



Назначение выводов: 1 — общие выходных транзисторов; 2, 3, 5, 6, 9, 11, 14, 15 — выходы; 4, 7, 10, 12, 13 — входы; 8 — напряжение питания, 16 — общий.

Электрические параметры

Номинальное напряжение питания	−5,2 В ± 5%
Выходное пороговое напряжение низкого уровня	≤ −1,63 В
Выходное пороговое напряжение высокого уровня	≥ −0,98 В
Входной ток низкого уровня	≥ 0,5 мкА
Входной ток высокого уровня:	
по входам 4, 7, 10, 13	≤ 0,265 мА
по входу 12	≤ 0,5 мА; 0,95 мА
Ток потребления	≤ 26 мА
Потребляемая мощность	≤ 135 мВт
Время задержки распространения:	
К500ЛМ101, КС500ЛМ101А	≤ 2,9 нс
КМ500ЛМ101А	≤ 1,8 нс

Таблица истинности

Входы						Выходы							
X1	X3	X4	X5	X2	Y1	Y3	Y5	Y7	Y2	Y4	Y6	Y8	
0					0	1				0			
1					Z	0				1			
Z					1	0				1			

Примечание: Z — безразличное состояние.